

**КАЛЕНДАРНИЙ ПЛАН**  
**виконання курсової роботи «Розподілена мікроконтролерна система» з**  
**дисципліни «Спеціалізовані та промислові мікропроцесорні системи»,**  
**1 курс, гр. ЕС.м-41**

№ п/п	Назва етапів курсового проекту	Термін виконання етапів проекту
1	Опис властивостей та порівняльний аналіз характеристик заданого типу інтерфейсу (технології, стандарту)	18.09.24-30.09.24
2	Розробка структурної схеми розподіленої мікроконтролерної системи	01.10.24-10.10.24
	2.1 Розробка структурної схеми мікроконтролерного пристрою	01.10.24-05.10.24
	2.2 Розробка структурної схеми пристрою (блока) обміну даними на основі заданого типу інтерфейсу (технології, стандарту)	06.10.24-10.10.24
3	Розробка алгоритму роботи розподіленої мікроконтролерної системи	11.10.24-21.10.24
	3.1 Розробка алгоритму роботи мікроконтролерного пристрою	11.10.24-15.10.24
	3.2 Розробка алгоритму роботи пристрою (блока) обміну даними на основі заданого типу інтерфейсу (технології, стандарту)	16.10.24-21.10.24
4	Розробка електричної принципової схеми розподіленої мікроконтролерної системи	22.10.24-22.11.24
	4.1 Вибір елементної бази	22.10.24-29.10.24
	4.2 Розробка схеми мікроконтролерного пристрою	30.10.24-06.11.24
	4.3 Розробка інтерфейсної частини розподіленої МКС на основі заданого типу інтерфейсу	07.11.24-14.11.24
	4.4 Розробка схеми пристрою (блока) обміну даними на основі заданого типу інтерфейсу (технології, стандарту)	15.11.24-22.11.24
5	Розробка драйвера обміну даними на основі заданого типу інтерфейсу (технології, стандарту)	23.11.24-30.11.24
	Оформлення пояснювальної записки та креслення «Схема електрична принципова»	01.12.24-11.12.24
	Представлення курсового проекту викладачу і отримання рецензії	12.12.24

Викладач з дисципліни «Спеціалізовані та промислові мікропроцесорні системи»

I. А. Кулик