

**КАЛЕНДАРНИЙ ПЛАН**  
**виконання курсової роботи з дисципліни**  
**«Схемотехніка телекомунікаційних систем»»,**  
**3 курс, гр. ТК-21, ТК-21П**

№	Назва етапів курсової роботи	Термін виконання етапів роботи
1	Літературний огляд. Аналіз методів вимірювання часових інтервалів	07.09.24-23.09.24
2	Розроблення та обґрунтування алгоритму функціонування та структурної схеми пристрою, що проектується	24.09.24-30.09.24
3	Розроблення функціональної схеми пристрою	01.10.24-10.10.24
4	Розроблення принципової схеми пристрою	11.10.24-10.12.24
4.1	Вибір елементної бази	12.10.24-18.10.24
4.2	Проектування схем виділення фронтів часового інтервалу	19.10.24-24.10.24
4.3	Проектування перетворювачів кодів та реалізація схем в базисах Шефера та Пірса	25.10.24-15.11.24
4.4	Проектування лічильника-вимірювача часового інтервалу	16.11.24-24.11.24
4.5	Проектування перетворювача паралельного коду в послідовний	25.11.24-31.11.24
4.6	Розроблення блока керування. Побудова часових діаграм для контрольних точок пристрою вимірювання часового інтервалу	01.12.24-10.12.24
5	Оформлення пояснювальної записки та графічної частини курсової роботи	11.12.24-16.12.24
6	Представлення курсової роботи викладачу і отримання рецензії і оцінки	17.12.24

Викладач з дисципліни  
«Схемотехніка телекомунікаційних систем»



Т.О. Протасова