

**КАЛЕНДАРНИЙ ПЛАН**  
**виконання курсової роботи з дисципліни**  
**«Пристрої цифрової електроніки», 3 курс, гр. ЕС-21**

<b>№</b>	<b>Назва етапів курсової роботи</b>	<b>Термін виконання етапів роботи</b>
1	Розробка та обґрунтування структурної схеми перетворювача кодів	14.03.25-24.03.25
2	Вибір засобів відображення інформації	25.03.25-28.03.25
3	Побудова зображень десяткових цифр	01.04.25-07.04.25
4	Логічний синтез двійково-десяткових цифр	08.04.25-14.04.25
5	Оцінка завадостійкості двійково-десяткового коду цифр	15.04.25-30.04.25
6	Розробка блоків перетворювача кодів	01.05.25-06.05.25
7	Розробка функціональної схеми перетворювача кодів	07.05.25-14.05.25
8	Оцінка кількості апаратурних затрат	15.05.25-31.05.25
9	Тестування системи	01.06.25-06.06.25
10	Оформлення пояснювальної записки та рисунків	07.06.25-13.06.25
11	Представлення курсової роботи викладачу, отримання рецензії і оцінки	14.06.25

Викладач з дисципліни, проф.  
«Пристрої цифрової електроніки»



О. А. Борисенко