

**КАЛЕНДАРНИЙ ПЛАН**  
**виконання курсової роботи «Розподілена мікроконтролерна**  
**система (МКС) на основі заданого типу інтерфейсу» з дисципліни**  
**«Спеціалізовані та промислові мікропроцесорні**  
**системи», 1 курс, гр. ЕС.м-31**

№ п/п	Назва етапів курсового проекту		Термін виконання етапів проекту
1	Опис та аналіз характеристик заданого типу інтерфейсу		07.02.24-17.02.24
2	Розробка структурної схеми та алгоритму функціонування розподіленої МКС на основі заданого типу інтерфейсу		18.02.24-15.03.24
	2.1	Розробка структурної схеми розподіленої МКС	18.02.24-25.02.24
	2.2	Розробка алгоритму функціонування розподіленої МКС	05.03.24-15.03.24
3	Розробка принципів схем блоків розподіленої МКС		16.03.24-07.11.23
	3.1	Вибір мікроконтролера та елементної бази розподіленої МКС	16.03.24-23.03.24
	3.2	Розробка принципової схеми блоку мікроконтролера	24.03.24-01.04.24
	3.3	Розробка інтерфейсної частини розподіленої МКС на основі заданого типу інтерфейсу	02.04.24-12.04.24
	3.4	Розробка блоку синхронізації розподіленої МКС	12.04.24-17.04.24
4	Розробка програмного забезпечення обміну даними за заданим типом інтерфейсу (драйверів обміну)		18.04.24-02.05.24
	Оформлення пояснювальної записки та креслення «Схема електрична принципова»		03.05.24-24.05.24
	Представлення курсового проекту викладачу і отримання рецензії		25.05.24

Викладач з дисципліни  
«Спеціалізовані та промислові  
мікропроцесорні системи»



І. А. Кулик